

アナログ回路設計講座 セミナー開催案内

CMOS OPAMPの回路設計理論を解説します

導入パート

20分

1. MOS構造プロセス

MOS構造について1から解説

2. 半導体素子特性

半導体素子の動き方

3. OPAMP概要説明

OPAMPの基本的考え方/用途

4. カレントミラー回路

カレントミラー回路の動作原理

5. 差動回路

差動回路の動作原理

6. 位相補償

位相補償の考え方

回路パート

40分

質疑応答含め 計：80分

✓ MOS構造プロセスとは？

✓ OPAMPってなに？

✓ OPAMPはどんな構成？

✓ 各パーツの意味は？

<日時> 2024年9月3日(火) 13:30~14:50

<場所> 大分県産業科学技術センター 1F多目的ホール

<対象> 半導体回路設計 初心者向け

<講師> 株式会社 日出ハイテック LSI設計部

回路設計エンジニア 4名

・錦戸大樹 ・田口幸一 ・西水学 ・首藤祐志