

令和6年 8月15日

大分県LSIクラスター形成推進会議  
会員の皆様へ

イノベーション部会  
部会長 野尻 裕明

## LSIクラスター技術セミナー開催のご案内： 初心者向け 「アナログ回路設計講座」

大分県LSIクラスター形成推進会議では、毎回好評頂いております専門的技術セミナーの一環として「アナログ回路設計講座」を初心者向けに対面で開催します。

### “デジタルの時代になぜ、アナログ回路講座？”

デジタル製品設計においても例えば電源、寄生効果、高周波・ノイズ対策などアナログ回路の知識がなければ高品位の製品設計はできません。また、デジタル製品・モジュールを使用する側においても同様にトラブルへの対処などアナログ知識の有無で解決レベルに差が出ます。

アナログ回路設計人材は世界的に不足しており、専門的なアナログ回路教育の機会が少ない状況ながら今回は地元企業である(株)日出ハイテック様のご協力により、アナログ回路設計を実務とする専門家を講師に迎え、アナログ回路の代表例であるオペアンプを主な題材にして初心者向けに本講座を開催致します。

【開催日時】 令和6年9月3日(火) 13:30~14:50 (受付は 13:00~)

【開催場所】 大分県産業科学技術センター 1階 多目的ホール \*対面開催です\*  
〒870-1117 大分市高江西 1-4361-10

【講師】 株式会社日出ハイテック 回路設計エンジニア  
(錦戸大樹、田口幸一、西水学、首藤祐志)の4氏

【次第概略】

1. MOS 構造プロセス	2. 半導体素子特性
3. OPAMP 概要説明	4. カレントミラー回路
5. 作動回路	6. 位相補償

【参加対象者】 LSIクラスター会員に所属する、技術担当者、希望者、及び学生等。

【締め切り】 令和6年8月28日(水)

**費用その他： 本講座は無料です。**

【問い合わせ先／申込先】

大分県 LSI クラスター形成推進会議 事務局 担当:平沖／秋本／後藤  
TEL 097-596-7179 メール oita-lsi@columbus.or.jp